

電気電子回路特論 (Advanced Electrical and Electronic Circuits)		1 年・前期・2 単位・必修 開講クラス・担当（大谷 真弘）	
〔準学士課程(本科 1-5 年) 学習教育目標〕	〔システム創成工学教育プログラム 学習・教育目標〕 D-1 (80%), d-2a (20%)	〔JABEE 基準〕 D-1, d-2c	
〔講義の目的〕 電気・電子機器や情報通信機器の高性能化や信号周波数の高周波化に伴い、回路の振る舞いは複雑なものとなっている。回路シミュレータの高機能化も著しいが、効率的な設計や動作検証・問題解決には回路理論に基づく洞察が必要不可欠である。本講義では、回路の過渡的な振る舞いや分布定数回路に対する各種解析方法を習得させるとともに、回路シミュレーションで用いられる数値解析手法についても取り上げ、その基礎理論と特徴を理解させることを目的とする。また、アナログ演算増幅器（オペアンプ）を用いた各種電子回路設計および高周波回路の基礎理論について理解させることを目的とする。			
〔講義の概要〕 過渡解析手法として、ラプラス変換・逆変換を用いた手法と電気回路をシステム理論の観点から解析する状態方程式による手法について解説した後、分布定数回路の定常現象ならびに過渡現象について解説する。あわせて、回路シミュレーション等で用いられる数値解析手法についても解説し、シミュレータを用いた検証を行う。また、オペアンプを用いた各種演算回路・フィルタ・発振回路等、ならびに高周波増幅回路および各種変調・復調回路等について実例を交えて解説する。			
〔履修上の留意点〕 本科電気工学科での学習内容程度の電気・電子回路の基礎知識ならびにベクトル、行列、ラプラス変換等の数学的な知識を習得していることを前提として授業を実施する。			
〔到達目標〕 過渡解析手法、分布定数回路、数値解析手法、各種オペアンプ回路、高周波回路の基礎理論を理解し、電気・電子回路の多様な振る舞いを解析するための基本概念を習得する。			
〔評価方法〕 期末テスト 80%，課題レポート 20%として総合評価する。 ただし、欠課時数が講義時間の 1/3 を超えた場合には評価対象とせず、単位を認めない。			
〔教科書〕 適宜、プリントを配布する。 〔補助教材・参考書〕 日比野 倫夫, 「インターユニバーシティ 電気回路B」, オーム社 大下 真二郎, 「詳解 電気回路演習 下」, 共立出版 牛田 明夫, 田中 衛, 「電子回路シミュレーション」, コロナ社 藤井 信生, 「集積回路時代のアナログ電子回路」, 昭晃堂 石井 聡, 「電子回路設計のための電気／無線数学」, CQ 出版社 P. Horowitz, W. Hill, “The Art of Electronics 2 nd Ed.,” Cambridge Univ. Press			
〔関連科目〕 (本科) 電気工学科: 回路網理論, 電子回路工学 情報工学科: 電子回路			

講義項目・内容

週数	講義項目	講義内容	自己評価*
第1週	電気回路解析の基礎	回路解析のための基本定理について解説する。	
第2週	ラプラス変換による過渡解析	ラプラス変換を用いた過渡現象の解析について解説する。	
第3週	状態方程式による過渡解析 1	状態方程式（システム方程式）による過渡現象の解析方法とその特徴を解説する。	
第4週	状態方程式による過渡解析 2	状態方程式を用いた RC 回路, RLC 回路の過渡解析について解説する。	
第5週	分布定数回路（伝送線路）の解析 1	分布定数回路における定常現象の解析について解説する。	
第6週	分布定数回路（伝送線路）の解析 2	スミス図表を用いて分布定数回路の定常現象について解析する方法を解説する。	
第7週	分布定数回路（伝送線路）の解析 3	分布定数回路の過渡現象について解説する。	
第8週	数値解析手法 1	小信号解析のための修正接点法による回路方程式の誘導方法と線形代数方程式の数値解析法について解説する。	
第9週	数値解析手法 2	数値積分法による過渡解析について解説する。	
第10週	アナログ演算回路 1	負帰還増幅回路の基本原理, 演算増幅器（オペアンプ）の内部回路と等価回路, 各種アナログ演算回路について解説する。	
第11週	アナログ演算回路 2	演算増幅器による非線形演算回路について解説する。	
第12週	アクティブフィルタ	演算増幅器を用いたアクティブフィルタについて解説する。	
第13週	発振回路	演算増幅器を用いた発振回路について解説する。	
第14週	高周波回路 1	トランジスタおよび広帯域アンプ等を用いた高周波増幅回路について解説する。	
第15週	高周波回路 2	各種変調・復調回路ならびに高周波電力増幅回路について解説する。	
期末試験			

* 4 : 完全に理解した, 3 : ほぼ理解した, 2 : やや理解できた, 1 : ほとんど理解できなかった, 0 : まったく理解できなかった。
 (達成) (達成) (達成) (達成) (達成)