

岩田 大志 (博士(工学))

Hiroshi Iwata (Associate Professor
Doctor of Engineering)

研究室HP <http://www.info.nara-k.ac.jp/~iwata/>

VLSIの高信頼化設計に関する研究
Research on dependable VLSI design

情報工学科
INFORMATION
ENGINEERING

1



キーワード keywords

CAD / テスト容易化設計 (Design for Testability)
/ 非同期式回路 (Asynchronous circuit) / IoT

専門分野 Specialties

LSI設計 (LSI design) / マイコン (Microcomputer)
/ システム (System design)

対象業種

電子部品・デバイス・電子回路製造業、情報通信業、農業

技術・教育相談

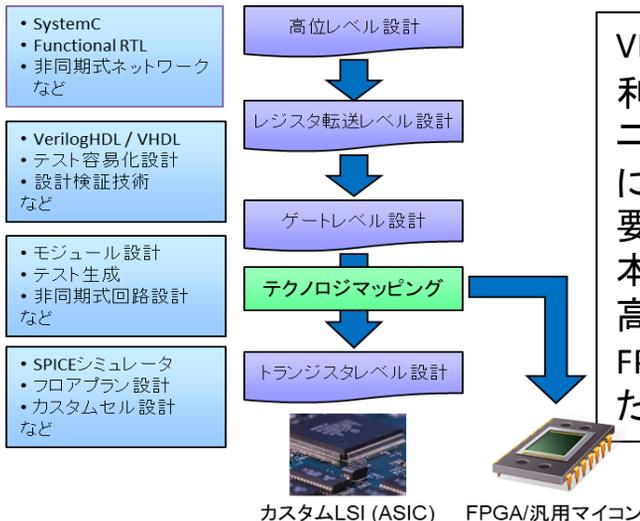
CAD技術の活用、導入に関するご相談
環境センシングなどのIoT機器開発に関するご相談

著書・論文等

- ・Formal Verification-Based Redundancy Identification of Transition Faults with Broadside Scan Tests
- ・太陽光型植物工場の水蒸気飽差制御における環境データの空間分布推定IoTシステムの構築

本研究の特徴

- 高位レベル設計(ソフトウェア)から製品(ハードウェア)までの一貫した高信頼化設計手法
- 製品の目的に合わせて、高いコストパフォーマンスを実現



VLSIはスマホやPCなどのコンピュータに広く利用されている。また、多様化する社会のニーズに対応したVLSIを設計/製造するためには速くて、安くて、高信頼な設計手法が必要である。本研究では、C言語ライクな設計を可能とする高位レベル記述した回路をカスタムLSIやFPGAなどに自動実装するCAD技術を利用したVLSI設計を行っている。